

手持式的探棒設計符合人體工學設計，非常容易使用被用來量測印刷電路板或元件。兼具有高效能跟穩定度產品特性，**T1015A 差動式 TDR 探棒組**完全可以滿足研發設計上對高速訊號進行精確量測的要求

- 因應越來越多的高速訊號應用需要差動訊號量測的需求而設計
- 沒有包含主動零件，探棒本身可以被當成傳輸線或被動零件看待
- 跟時域反射儀(TDR)一起量測訊號時，利用從待測物反射回來的訊號可以量測待測物本身的阻抗
- 可搭配向量網路分析儀(Vector Network Analyzers)來量測差動訊號



使用世鼎科技的 **T1015A 被動差動式探棒**，可以不須用到接頭，直接將所量測的印刷電路板或其他元件連接到 **TDR/TDT 模組** 進行量測。

搭配時域反射儀(**TDR**)或網路分析儀(**VNA**)使用，工程師因此可以在時域與頻域中的對待測物的阻抗進行準確的特性描述。

透過正確的校驗跟偏差校正程序，可以透過使用誤差校正，以補償系統誤差，提高測量精度。

產品特色

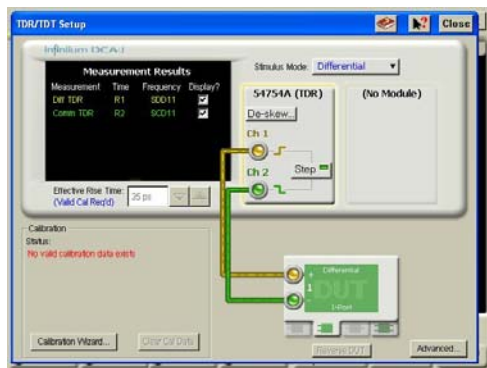
- 支援達到 **12 GHz** 的量測頻寬
- **100 歐姆**額定差動阻抗(nominal differential impedance)特性
- 可調整的探頭間距，可以在 **1.5mm ~ 6mm** 內調整
- 使用小型 **L 型** 扳手輕鬆微調探頭間距
- 具彈性的探棒探頭設計，確保點測力道及避免破壞待測物及探棒探頭

Keysight's TDR/TDT 86100D Infiniium DCA-J 解決方案



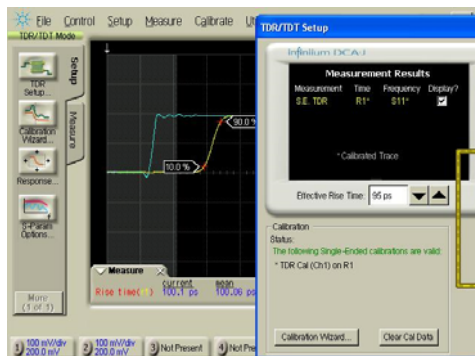
TDR 校驗程序

為了高訊號量測的精確度，量測前做 TDR 校驗是必要的步驟。TDR 校驗原理是使用接地(short)跟負載(load)，將連接儀器跟待測物之間的訊號線以去嵌入(de-embedding)的技術來校正誤差。

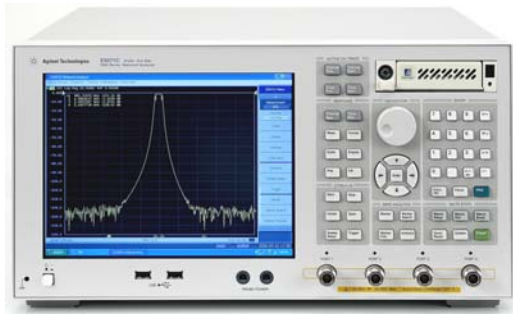


可調整的訊號上升時間

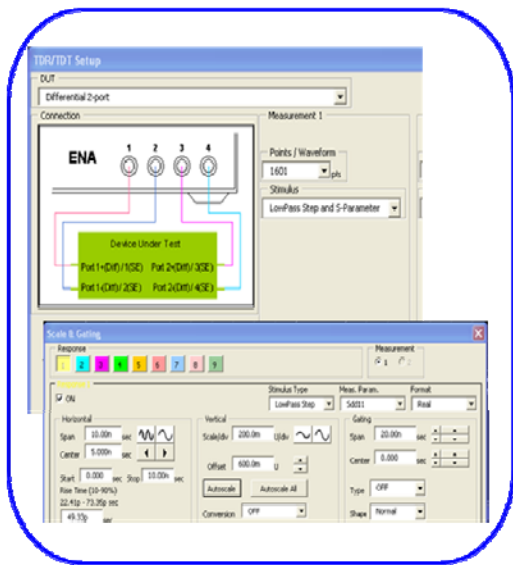
根據目標量測應用上的訊號邊緣速度(edge speed)，在 TDR 校驗時，使用者可以將有效的訊號上升時間(rising time)減少到 20 ps，或是增加到 1 ns 的時間，藉著調整以便在數學運算上可以得到最佳的量測結果。



Keysight 20GHz 4 端口 ENA-TDR 解決方案



Keysight E5071C ENA-TDR 選購軟體



本文件中的產品規格及說明如有修改，恕不另行通知。

世鼎科技股份有限公司

Tel: +886-2-27420642

Fax: +886-2-27664185

<http://www.LAB105.com>

